

ソフトウェアのミスでロケットが爆発！？ ---ソフトウェア・システムの検証---

これは、1996年6月4日に実際に起こった出来事です。ヨーロッパの無人ロケット Ariane5号は、ソフトウェアのミスにより制御不能に陥り、打ち上げ後約40秒で爆発してしまいました。32ビット浮動点小数から16ビットへの変換に失敗して、さらにエラー処理がきちんと行われなかったことが原因と報告されています。また、2001年にも、携帯電話のソフトウェアの欠陥により50万台以上の携帯電話が回収されました。

私たちの研究室の大きな目的は、このような不具合が起こらないシステムやソフトウェアの開発を支援する技術を確認することです。現在研究室には、藤田准教授、大学院生2名、および4年生4名が在籍しています（写真）。

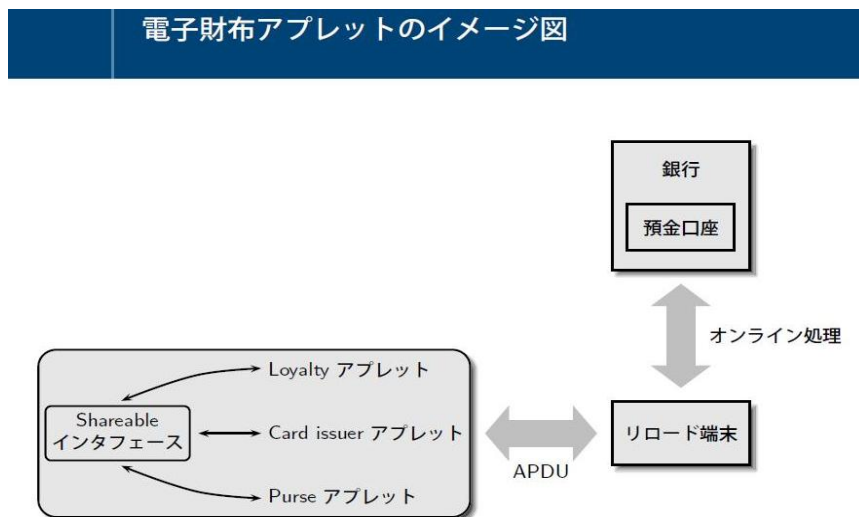


私たちの身の回りのものは便利になり多くの機能を持っています。そして、その仕組みは大変複雑になってきています。ものが要求どおりに作られきちんと動作することを確認する作業は想像以上に手間がかかるものとなってきています。ソフトウェアの場合も同様で、“ソフト”という言葉から受けるイメージとは相反して、その確認や修正は極めてハードな作業です。

現在のところ最も厳密である検証方法は、定理証明器を利用する技法と、モデル検査と呼ばれる技法です。どちらの技法も、論理学に基づいており、それらの理論の基礎は数学

的に確固としたものです。

定理証明器を活用した例として、電子財布の中で使われている Java カードプログラム(図 1) の検証事例が挙げられます。



Purse アプレットの中でお金の計算をする Java プログラムとその仕様をまとめたものが図 2 にあります。

```
emacs@localhost.localdomain
ファイル 編集 オプション パッケージ ツール Java ヘルプ
public class Decimal extends Object{
    public static final short MAX_DECIMAL_NUMBER = (short) 32767;
    //@ public invariant MAX_DECIMAL_NUMBER == 32767;
    public static final short PRECISION = (short) 1000;
    //@ public invariant PRECISION == 1000;
    private short intPart, decPart;
    /*@ public invariant 0 <= intPart && intPart <= MAX_DECIMAL_NUMBER &&
        @          0 <= decPart && decPart < PRECISION;
        @*/
    /*@ private normal_behavior
        @ modifiable intPart, decPart;
        @ ensures   intPart == -\old(intPart) & decPart == -\old(decPart) && \result == this;
        @*/
    private Decimal oppose() {
        intPart = (short) -intPart;
        decPart = (short) -decPart;
        return this;
    }
}
-かなな-J: Decimal.java 2007年12月27日(木) 17:16 0.50 (Java Abbrev)-L3- 1%
```

図 2 : Java プログラムと JML 仕様

ここで、計算機に実装されている定理証明器を活用して、プログラムが仕様を満たしていることを一つずつ証明していく（図3）ことによって、このプログラムの要求どおりの動作を保障することが可能になります。

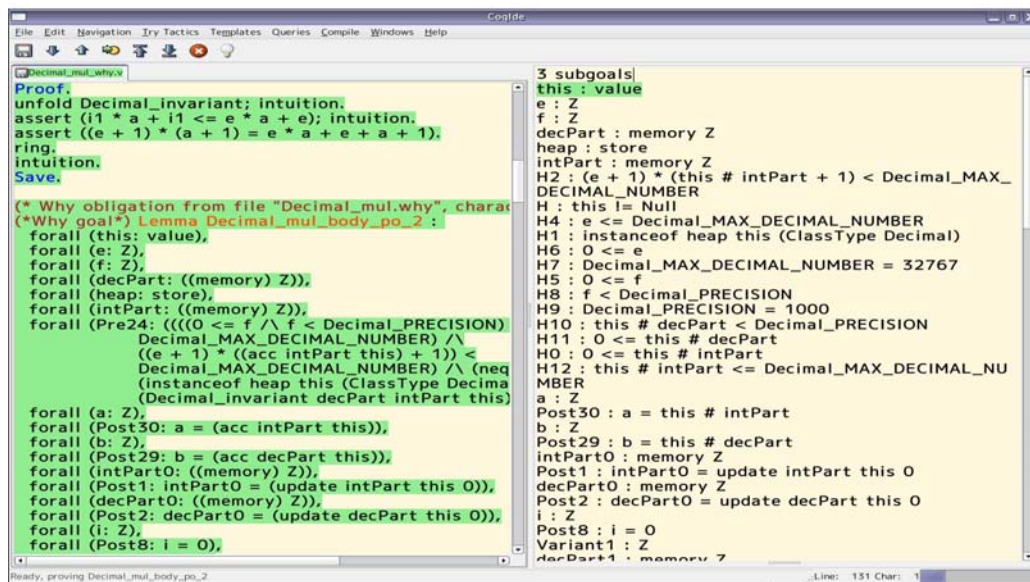
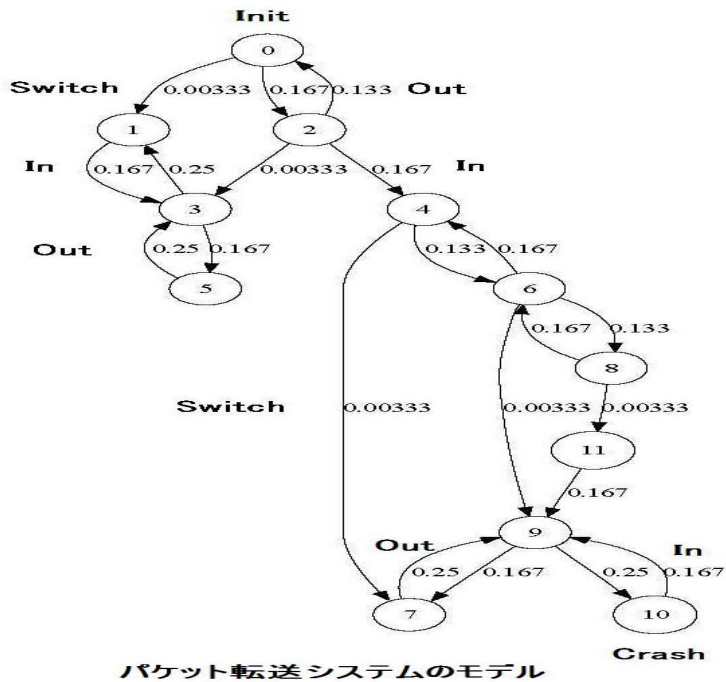


図3：プログラムが仕様を満足していることの証明

次に、モデル検査の技法を使った例として、ネットワーク上のパケット転送システムの検証が挙げられます。図4は、パケット転送システムをモデル化したもので、状態遷移系またはオートマトンと呼ばれています。



このモデルにおいて、計算機のパワーを借りることにより、システムのとらうる全状態を網羅的に検査することができます。

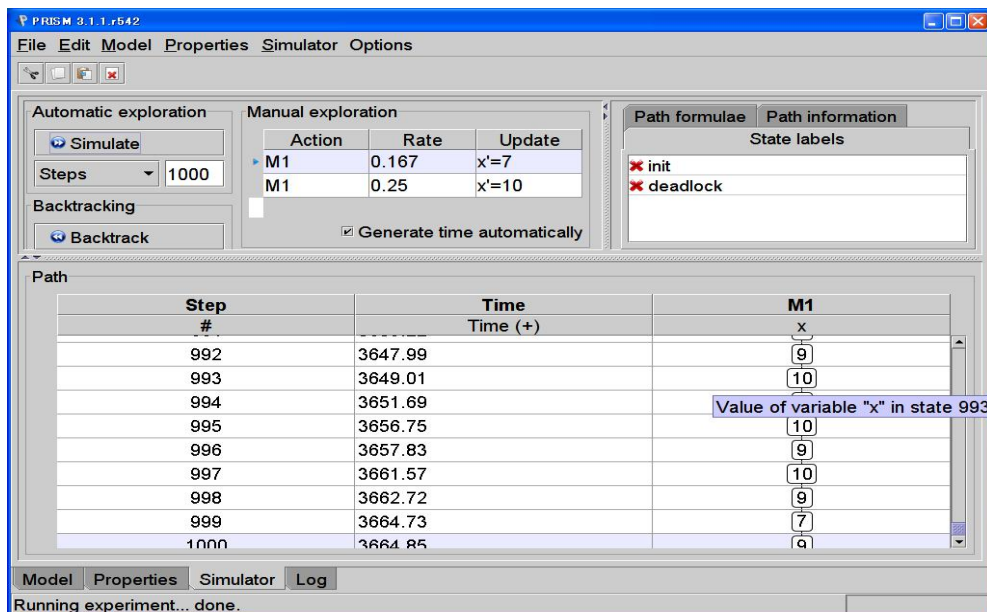


図 5 : パケット転送システムの動作の模倣

例えば、転送システムの動作を模倣 (図 5) することができます。また、システムがダウ

ン (Crash) する確率などを評価して (図 6), その設計に反映させることができます。モデル検査技法により, IEEE の標準プロトコルの誤りやあいまいさが発見されて, 改善された実例も報告されています。

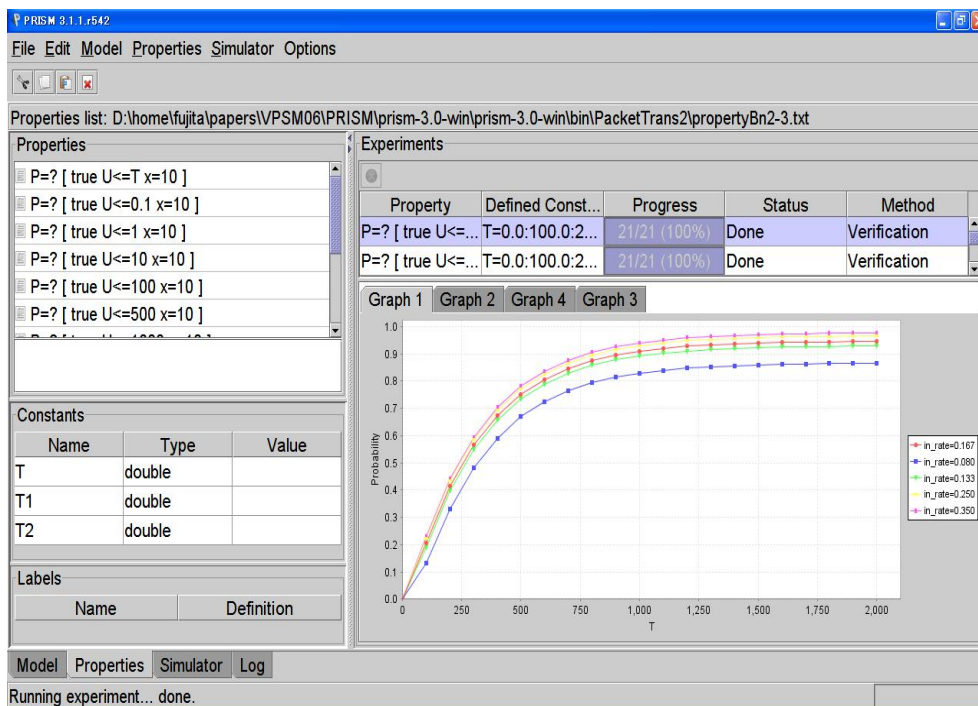


図 6 : パケット転送システムがダウンする確率の計算

このような数理的技法を駆使し, 情報社会で不可欠であるシステムやソフトウェアの信頼性, 安全性を保障することを目指して, 研究室のメンバーが力を合わせて研究を行っています。

情報工学科 数理情報工学講座

藤田憲悦 : 略歴

秋田県出身。東北大学大学院工学研究科博士課程修了, 工学博士。九州工業大学を経て 2004 年より現職。論理学, ラムダ計算などの研究に従事。